

ASIC 前端设计

1. 请设计一个开方运算电路
2. 用 `mux` 做一个异或
3. 用与非门做一个 $a+b+c$
4. 请设计一个电路实现如下功能：128 个数里面取最大 8 个
5. 请设计一个电路实现如下功能：对数(2 为底)
6. 请设计一个电路实现如下功能：1.5 分频
7. 请设计一个电路实现如下功能：快到慢采快的一个脉冲
8. 请设计一个电路实现如下功能：模 8 计数器
9. 请设计一个电路实现如下功能：异步 fifo